

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

-1- (JAPIO)

AN - 88-096636

TI - ACTIVE MATRIX PANEL

PA - (2000236) SEIKO EPSON CORP

IN - MATSUEDA, YOJIRO

PN - 88.04.27 J63096636, JP 63-96636

AP - 86.10.13 86JP-242393, 61-242393

SO - 88.09.08 SECT. P, SECTION NO. 756; VOL. 12, NO. 334,
PG. 120.

IC - G02F-001/133

JC - 29.2 (PRECISION INSTRUMENTS--Optical Equipment); 44.6
(COMMUNICATION--Television)

FKW - R011 (LIQUID CRYSTALS); R097 (ELECTRONIC
MATERIALS--Metal Oxide Semiconductors, MOS)

AB - PURPOSE: To provide the resolution in a vertical
direction equiv. to the resolution of a CRT without
generating flickers by connecting n-type and p-type
TFTs respectively to picture element electrodes for
driving a liquid crystal by an electric field with a
counter electrode and operating the same alternately
by respective drivers.
CONSTITUTION: Data lines 11-13 are driven and scanned
by the X driver 1, the n-type thin film transistors
TFTs 21-23 by the Y driver 2 and the p-type TFTs
24-26 by the Y driver 3, respectively. Scanning lines
14-16 are connected to the gate electrodes of the
p-type TFTs and scanning lines 17-19 to the gate
electrodes of the n-type TFTs. The n-type TFTs turn
on when the scanning line 14 attains a high level and
the p-type TFTs turn on when the scanning line 17
attains a low level, respectively. Video signals are
subjected to AC inversion at every one frame. The
positive polarity signal is written by the p-type
TFTs and the negative polarity signal by the n-type
via the driver 1. The voltage to be impressed to the
liquid crystal is thereby made symmetrical in
positive and negative and since there are no
frequency components below 50Hz in spite of the AC
inversion at every frame. The generation of the
flickers is, therefore, obviated and the
high-accuracy image screen is obtd. with the
small-sized device.

⑨ 日本国特許庁(JP)

⑩ 特許出願公開

⑫ 公開特許公報(A)

昭63-96636

⑪ Int. Cl.

G 02 F 1/133

識別記号

3 2 7

庁内整理番号

8205-2H

⑬ 公開 昭和63年(1988)4月27日

審査請求 未請求 発明の数 1 (全4頁)

⑭ 発明の名称 アクティブマトリクスパネル

⑮ 特 願 昭61-242393

⑯ 出 願 昭61(1986)10月13日

⑰ 発 明 者 松 枝 洋 二 郎 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内

⑱ 出 願 人 セイコーエプソン株式会社 東京都新宿区西新宿2丁目4番1号

⑲ 代 理 人 弁理士 最 上 務 外1名

明 細 書

1 発明の名称

アクティブマトリクスパネル

2 特許請求の範囲

(1) 絶縁基板上に、複数のデータ線、走査線、及びそれらの交点に配置されたMOS型の薄膜トランジスタ(以下TFTと略記)と、前記TFTに接続された画素電極とを備え、前記画素電極と対向電極との間の電界で液晶を駆動して成るアクティブマトリクスパネルにおいて、前記画素電極にそれぞれN型とP型の2つのTFTが接続されていることを特徴とするアクティブマトリクスパネル。

(2) 前記N型のTFTを駆動するためのドライバーと前記P型のTFTを駆動するためのドライバーとを備え、前記2つのドライバーを交互に動作させることを特徴とした特許請求の範囲第1項記載のアクティブマトリクスパネル。

(3) ビデオ信号を1フレームごとに交流反転し、負極性のビデオ信号をN型のTFTで、正極性のビデオ信号をP型のTFTで書き込み、走査線を1本おきに選択し、インタレース駆動することを特徴とした特許請求の範囲第1項記載のアクティブマトリクスパネル。

3 発明の詳細な説明

〔産業上の利用分野〕

本発明はアクティブマトリクスパネルの構造及びその駆動方法に関する。

〔従来の技術〕

従来のアクティブマトリクスパネルは「日経エレクトロニクス1984年9月10日号「商品化された液晶ポケットカラーテレビ」P. 211-240」に示すようなものである。第2図はN型のTFTアレイを用いたアクティブマトリクスパネルの回路図であり、31はデータ線41、42、43を駆動するエドライバーであり、32は走

走査線14, 15, 16を駆動するドライバードライバーである。51, 52, 53はN型のTFTである。

〔発明が解決しようとする問題点〕

しかし、前述の従来例には以下に述べるような問題点がある。周知のようにNTSCのビデオ信号はインタレースされた2つのフィールドから成り、これを合わせた1つのフレームで1枚の絵を構成している。一方、液晶は交流駆動する必要があるので、前述の従来例ではフィールドごとに交流反転した信号を用いている。この方式ではインタレースされた信号を同じ行に書き込むため縦方向の解像度は本来の半分以下となってしまう。

そこで、フレームごとに信号を反転させて、第1フィールドで奇数行に、第2フィールドで偶数行に書き込めば本来の解像度が得られるはずである。ところがこの方式は従来のアクティブマトリクスパネルには使用できない。なぜなら、1つのTFTで正極性と負極性の信号を書き込む場合、ビデオ信号の中心電位に対して対称な信号であって

大きさはビデオ信号によって大きく変動する。従って前述のような非対称を生じるのである。

そこで本発明は以上のような問題点を解決するもので、その目的とするところは、ビデオ信号を正極性で書き込む場合と負極性で書き込む場合に液晶に印加される電圧が対称になるようなアクティブマトリクスパネルの構造と駆動法を与えることにより、フリッカーを生じることなくインタレースされた画面を再現し、CRT並みの縦方向の解像度を持つアクティブマトリクスパネルを実現させることにある。

〔問題点を解決するための手段〕

本発明のアクティブマトリクスパネルは、画素電極にN型とP型の2つのTFTが接続され、N型のTFTを駆動するためのドライバーと、P型のTFTを駆動するためのドライバーとを備え、前記2つのドライバーを交互に動作させることを特徴とする。

も、液晶に印加される電圧は非対称となる。すなわち2フレームを1周期とする15Hzの成分を生じるため、それが激しいフリッカーとして観察される。この現象を避けるために従来のアクティブマトリクスパネルはフィールドごとに反転した信号を用いているわけである。

この非対称性の原因を次に述べる。TFTがデータ線の信号を画素電極に書き込みOFFする期間、液晶の容量とTFTの容量との容量分割により画素電極電位が変動する。この変動の大きさは

$$\Delta V = V_G \cdot C_1 / (C_1 + C_2)$$

と表わされる。V_Gはゲート電位の変化分、C₁はTFTのゲート・ソース間容量、C₂は画素電極と対向電極間の液晶の容量である。N型TFTではΔVは負の方向へ、P型TFTでは正の方向へ変動するので、このΔVの大きさが一定であれば、前述のような非対称性は存在しない。ところが、C₂は液晶が誘電異方性を持つため、印加電圧によって大きく変動する。また、C₁もゲート・ソース間の電圧によって変動するため、ΔVの

〔作用〕

本発明の上記の構成によれば、ビデオ信号の中心電位に対して正極性と負極性で書き込む場合のTFTのバイアス状態が対称となり、液晶に印加される電圧も対称となる。従ってビデオ信号を1フレームごとに交流反転し、インタレース駆動をしてもフリッカーを生じない。

〔実施例〕

第1図は本発明の実施例におけるアクティブマトリクスパネルの回路図である。1はデータ線11, 12, 13を駆動するドライバードライバーであり、2はN型TFTを走査するドライバードライバー、3はP型TFTを走査するドライバードライバーである。走査線13, 14, 15はN型TFT、走査線17, 18, 19はP型TFTのゲート電極に接続されており、走査線14がハイレベルになるとN型TFT21, 22, 23がONし、走査線17がローレベルになるとP型TFT24, 25, 26がONする。次にこのアクティブマトリクスパネル

—

〔発明の効果〕

4. 図面の簡単な説明

•

3

2 4 , 2 5 , 2 6 P ~~R~~ T P T

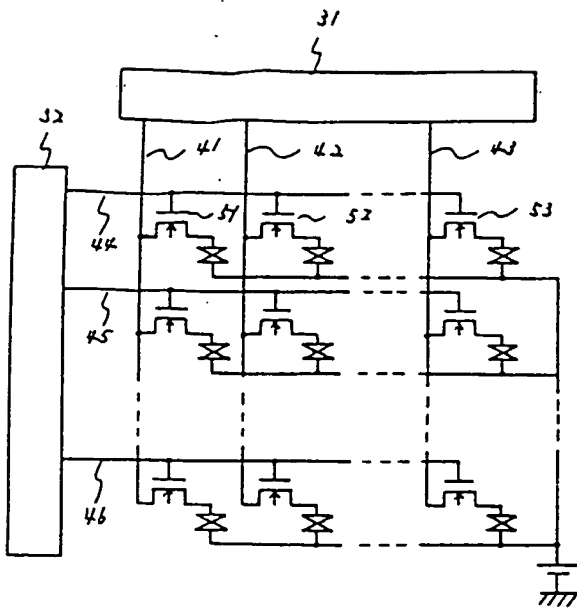
$$v_{u+}$$

$$\Delta V_- = V_{u-} \cdot C_N \cdot (C_N + C_-)$$

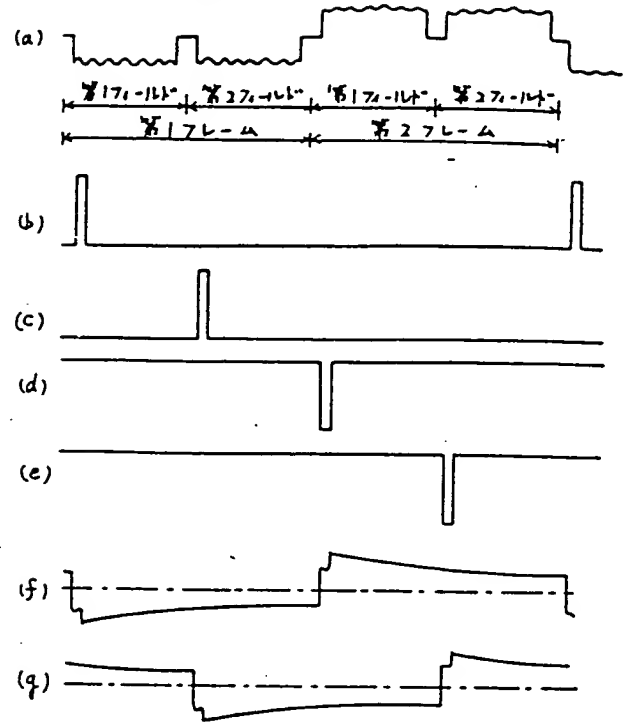
成分が存在しないためフリッカーを生じない。



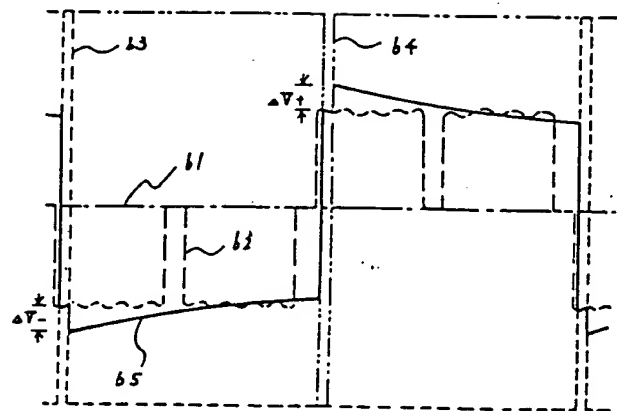
第 1 區



第 2 図



第 3 図



第 4 図